

TL665xF-EasyEVM

评估板规格书



广州创龙电子科技有限公司

© 2013 Guangzhou Tronlong Electronic Technology Co.,Ltd.

Revision History

Draft Date	Revision No.	Description
2021/08/13	V1.8	1. 描述优化。
2021/03/01	V1.7	1. 更新产品订购型号。 2. 更新核心板机械尺寸图。 3. 优化软硬件参数。 4. 更新功耗测试结果。 5. 更新评估底板机械尺寸图。 6. 更新评估板硬件框图。 7. 更新评估板硬件资源图解。
2020/07/21	V1.5	1. 更换封面。 2. 完善电气特性。 3. 完善机械尺寸参数。 4. 核心板型号更新为 A3 版本。 5. 优化软硬件参数。 6. 删除附录 A。
2017/04/25	V1.1	1. 核心板、评估底板型号更新为 A2 版本。
2016/12/14	V1.0	1. 初始版本。

因我们的存在，让嵌入式应用更简单

目 录

1 评估板简介.....4

2 典型应用领域.....5

3 软硬件参数.....6

4 开发资料.....9

5 电气特性.....10

6 机械尺寸.....11

7 产品订购型号.....13

8 评估板套件清单.....13

9 技术服务.....14

10 增值服务.....14

更多帮助.....15

1 评估板简介

创龙科技 TL665xF-EasyEVM 评估板是一款基于 TI KeyStone 架构 C6000 系列 TMS320C665x 多核 C66x 定点/浮点 DSP 以及 Xilinx Artix-7 FPGA 处理器设计的高端异构多核评估板，由核心板和评估底板组成。核心板内部 DSP 与 FPGA 通过 SRIO、EMIF16/uPP、I2C 通信总线连接。核心板经过专业的 PCB Layout 和高低温测试验证，稳定可靠，可满足各种工业应用环境。

评估板接口资源丰富，引出千兆网口、PCIe、SRIO、EMIF16/uPP、双路 SFP 光口等高速通信接口，方便用户快速进行产品方案评估与技术预研。

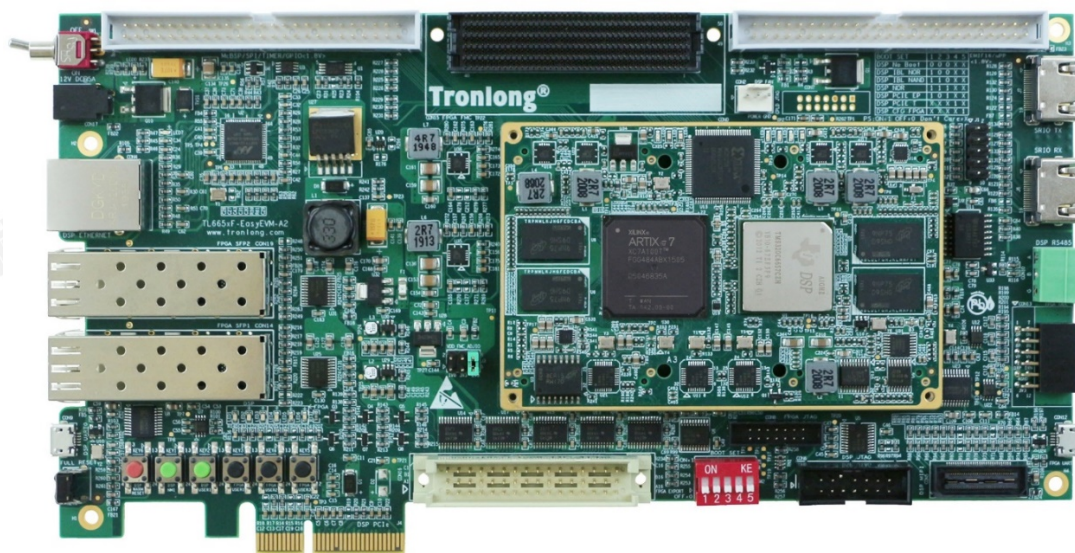


图 1 评估板正面图

因我们的存在，让嵌入式应用更简单

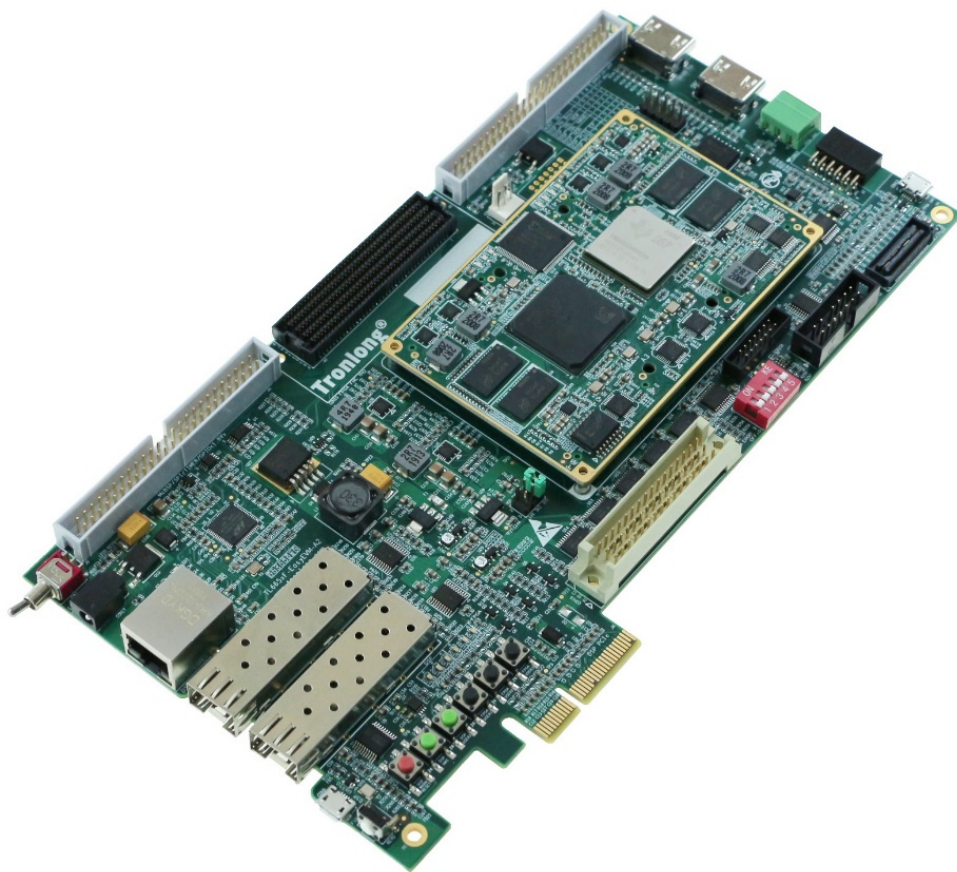


图 2 评估板斜视图



图 3 评估板侧视图 1

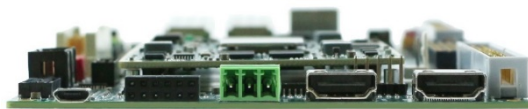


图 4 评估板侧视图 2

2 典型应用领域

- ✓ 软件无线电
- ✓ 雷达声纳
- ✓ 光电探测
- ✓ 视频追踪

因我们的存在，让嵌入式应用更简单

- ✓ 图像处理
- ✓ 水下探测
- ✓ 定位导航

3 软硬件参数

硬件框图

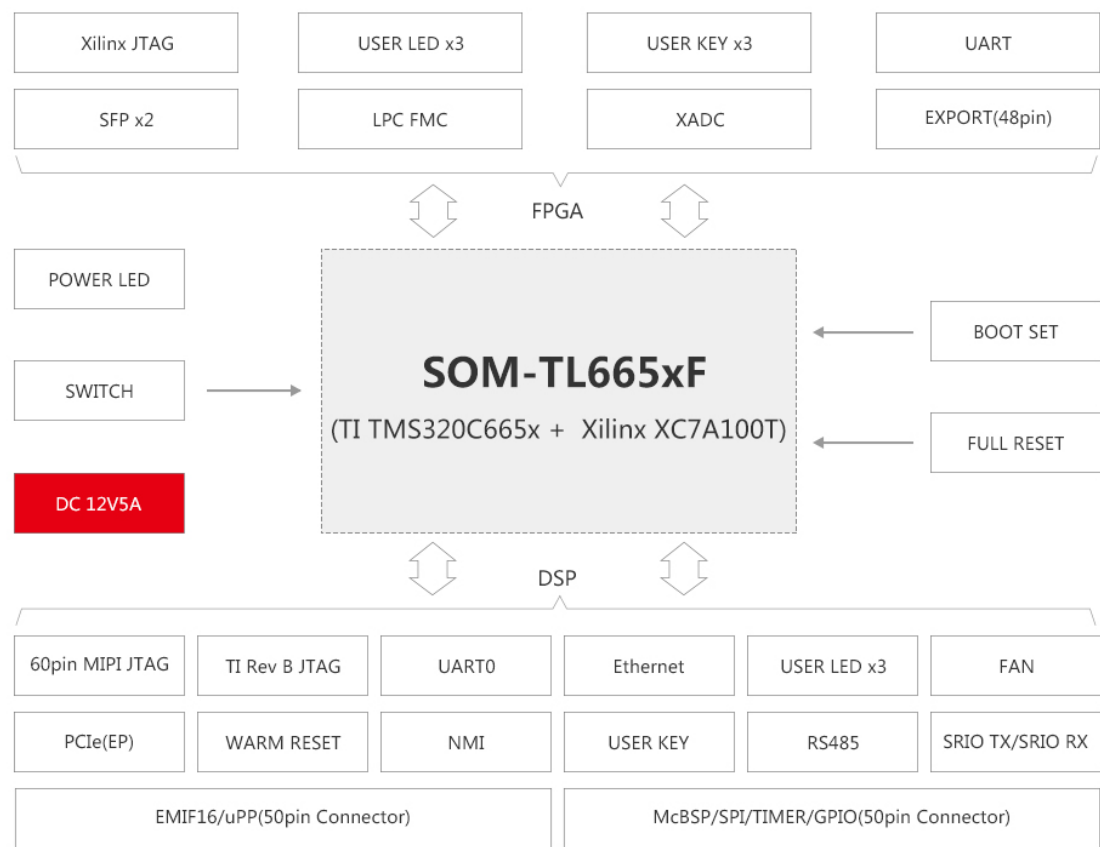


图 5 评估板硬件框图

因我们的存在，让嵌入式应用更简单

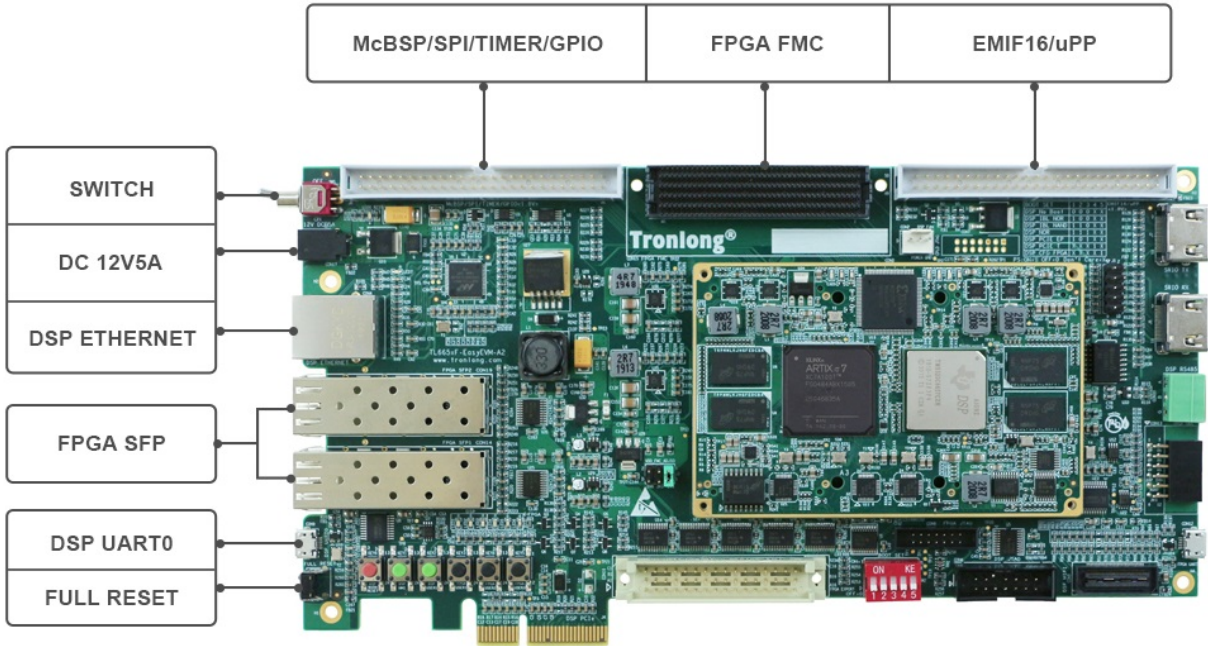


图 6 评估板硬件资源图解 1

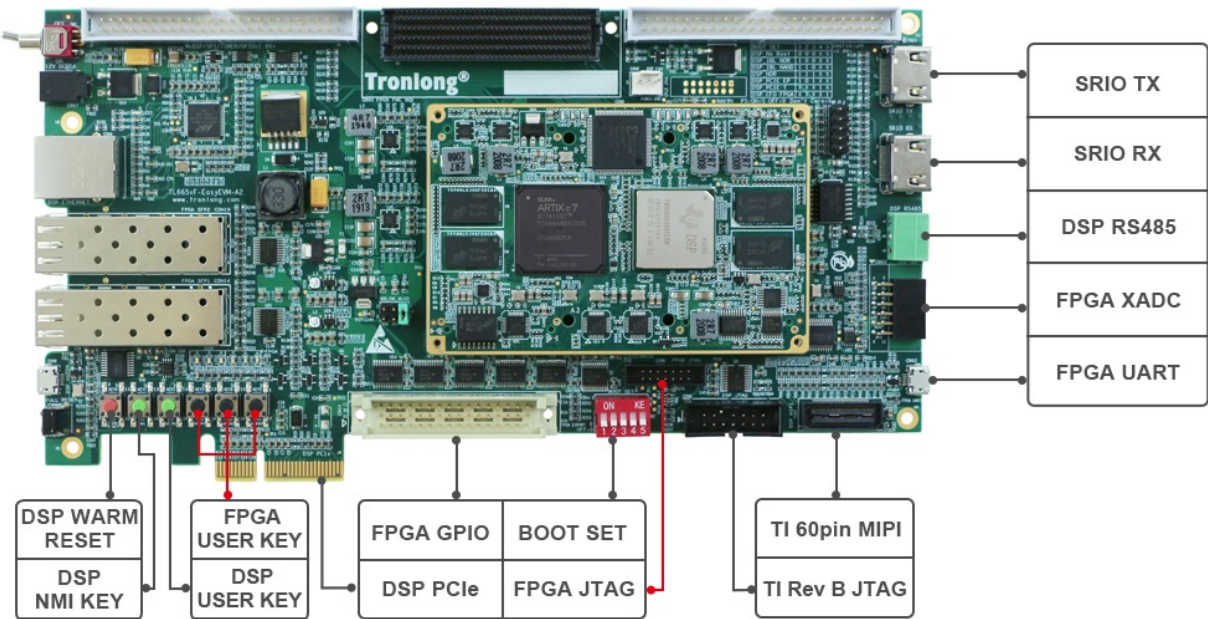


图 7 评估板硬件资源图解 2

硬件参数

表 1 DSP 端硬件参数

CPU	CPU: TI C6000 TMS320C6655（单核）/TMS320C6657（双核）
-----	---

因我们的存在，让嵌入式应用更简单

	单核/双核 C66x 定点/浮点 DSP 核，主频 1GHz
ROM	128MByte NAND FLASH
	128Mbit SPI NOR FLASH
	1Mbit EEPROM
RAM	512M/1GByte DDR3
ECC	256/512MByte DDR3
SENSOR	1x TMP102AIDRLT 温度传感器
B2B Connector	4x 100pin 高速 B2B 连接器，间距 0.5mm，合高 5.0mm，共 400pin
LED	2x 电源指示灯（核心板 1 个，底板 1 个）
	5x 用户可编程指示灯（核心板 2 个，底板 3 个）
KEY	1x 电源复位按键
	1x 系统复位按键
	1x 用户输入按键
	1x 非屏蔽中断按键
SRIO	1x SRIO，四端口，共四通道（两通道在核心板内部与 FPGA 通过 GTP 连接，另外两通道外部引出至 HDMI 座），每通道最高通信速率 5Gbps
PCIe	1x PCIe Gen2，一个双通道端口，每通道最高通信速率 5Gbps，x4 金手指连接方式
IO	1x IDC3 简易牛角座，2x 25pin 规格，间距 2.54mm，含 EMIF16/uPP 等拓展信号
	1x IDC3 简易牛角座，2x 25pin 规格，间距 2.54mm，含 McBSP、SPI、TIMER、I2C、GPIO 等拓展信号
Ethernet	1x SGMII，RJ45 接口，10/100/1000M 自适应
UART	1x Debug UART0，Micro USB 接口
	1x RS485 UART1，3pin 绿色端子，间距 3.81mm
FAN	1x FAN，3pin 排针端子，12V 供电，间距 2.54mm
JTAG	1x 14pin TI Rev B JTAG 接口，间距 2.54mm
	1x 60pin TI MIPI 高速 JTAG 接口，间距 0.5mm
BOOT SET	1x 5bit 启动方式选择拨码开关
SWITCH	1x 电源摆动开关

因我们的存在，让嵌入式应用更简单

POWER	1x 12V5A 直流输入 DC417 电源接口，外径 4.4mm，内径 1.65mm
-------	---

备注：B2B、电源、指示灯、按键、开关等部分硬件资源，DSP 与 FPGA 共用。

表 2 FPGA 端硬件参数

FPGA	Xilinx Artix-7 XC7A100T-2FGG484I
ROM	256Mbit SPI NOR FLASH
RAM	512M/1GByte DDR3
LED	1x Done 指示灯
	5x 用户可编程指示灯（核心板 2 个，底板 3 个）
KEY	3x 用户输入按键
IO	1x 48pin 公座欧式端子，含 FPGA GPIO 拓展信号
	1x 400pin FMC 连接器，LPC 标准
SFP	2x SFP，由高速串行收发器 GTP 引出
UART	1x UART，Micro USB 接口
XADC	1x 12pin 排母，2x 6pin 规格，三通道，12bit，1MSPS，1.0Vp-p
JTAG	1x 14pin JTAG 接口，间距 2.0mm

软件参数

表 3 软件参数

DSP 端软件支持	裸机，SYS/BIOS
CCS 版本号	CCS5.5
软件开发套件提供	MCSDK
Vivado 版本号	2017.4
XSDK 版本号	2017.4

4 开发资料

- (1) 提供核心板引脚定义、可编辑底板原理图、可编辑底板 PCB、芯片 Datasheet，缩
- 因我们的存在，让嵌入式应用更简单

短硬件设计周期；

- (2) 提供完整的平台开发包、入门教程，节省软件整理时间，上手容易；
- (3) 提供丰富的 Demo 程序，包含 DSP + FPGA 架构通信教程，完美解决异构多核开发瓶颈。

DSP 端开发案例主要包括：

- 裸机开发案例
- RTOS(SYS/BIOS)开发案例
- IPC、OpenMP 多核开发案例
- SRIO、PCIe、千兆网口开发案例
- 图像处理开发案例
- DSP 算法开发案例

FPGA 端开发案例主要包括：

- CameraLink、SDI、HDMI、PAL 视频输入/输出案例
- 高速 AD(AD9613)采集 + 高速 DA(AD9706)输出案例
- UDP 光口通信案例
- Aurora 光口通信案例

DSP + FPGA 开发案例主要包括：

- 基于 SRIO、EMIF16、uPP 的通信案例
- 基于 SRIO 的 CameraLink 视频采集处理综合案例
- 基于 SRIO 的高速 AD(AD9613)采集传输综合案例

5 电气特性

工作环境

表 4

环境参数	最小值	典型值	最大值
------	-----	-----	-----

因我们的存在，让嵌入式应用更简单

核心板工作温度	-40℃	/	85℃
核心板工作电压	/	9.0V	/
评估板工作电压	/	12.0V	/

功耗测试

表 5

类别	工作状态	电压典型值	电流典型值	功耗典型值
核心板	状态 1	9.0V	0.53A	4.77W
	状态 2	9.0V	1.12A	10.08W
评估板	状态 1	12.0V	0.67A	8.04W
	状态 2	12.0V	1.21A	14.52W

备注：功耗基于 TL665xF-EasyEVM 评估板（核心板型号：SOM-TL6657F-1000/100T-8/8GD-I-A3）测得。
功耗测试数据与具体应用场景有关，仅供参考。

状态 1：评估板不接入外接模块，DSP 运行 LED 测试程序，FPGA 运行运行资源利用率较低的 LED 测试程序。

状态 2：评估板不接入外接模块，DSP 运行 FFT 测试程序，2 个 C66x 核心的资源使用率约为 100%；FPGA 运行资源利用率较高的 IFD 综合功能测试程序，电源功率约为 3.503W，资源利用率如下图所示。

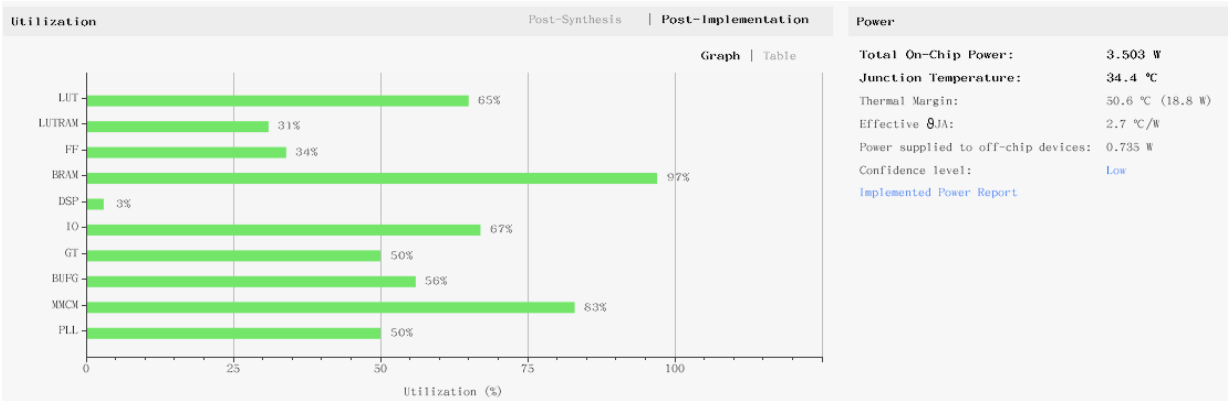


图 8

6 机械尺寸

因我们的存在，让嵌入式应用更简单

表 6

	核心板	评估底板
PCB 尺寸	65mm*100mm	124.46mm*232.45mm
PCB 层数	12 层	6 层
PCB 板厚	1.6mm	1.6mm
安装孔数量	4 个	4 个

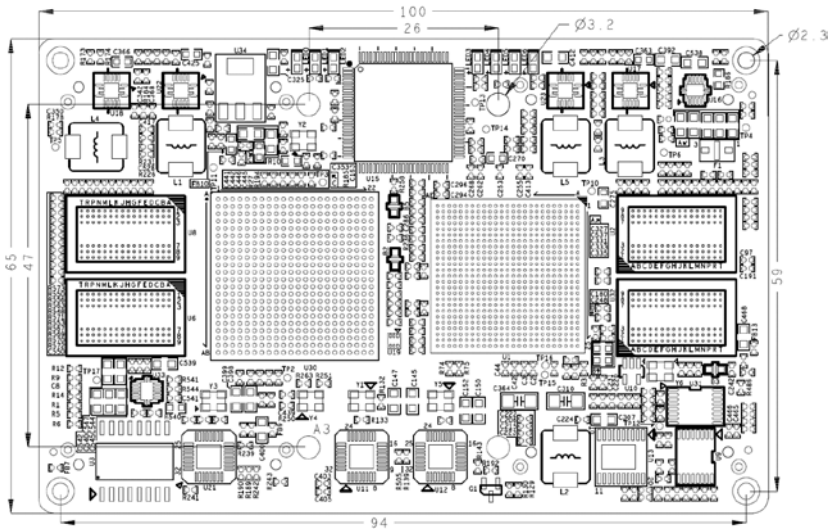


图 9 核心板机械尺寸图

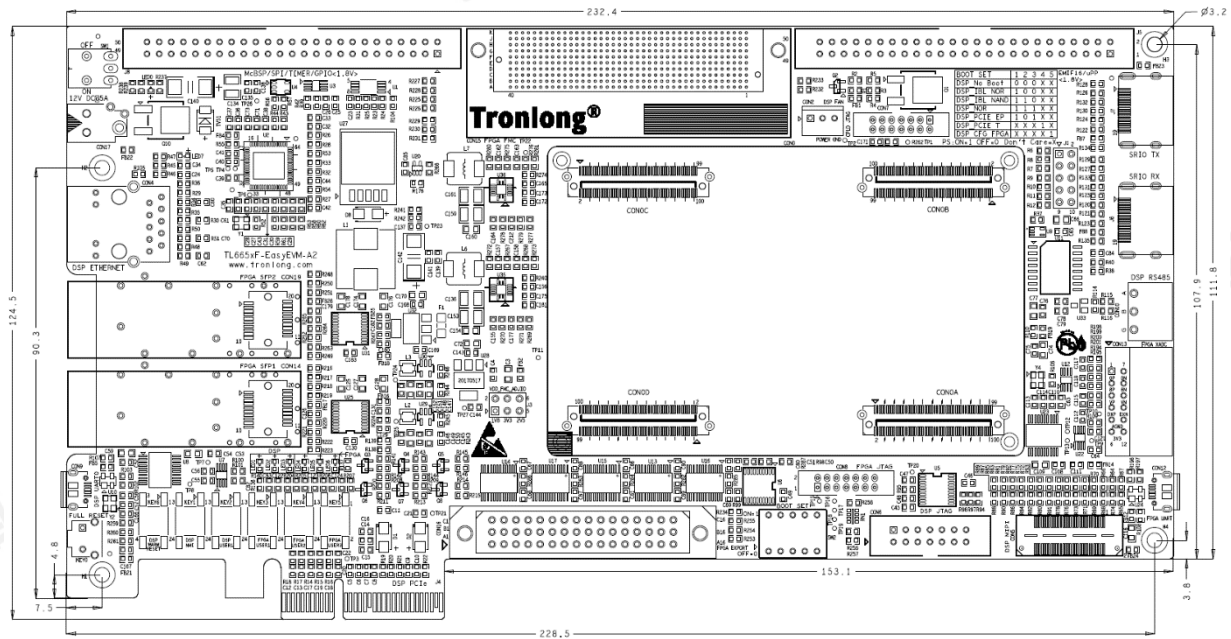


图 10 评估底板机械尺寸图

因我们的存在，让嵌入式应用更简单

7 产品订购型号

表 7

型号	DSP/FPGA	DSP 主频	NAND FLASH	DDR3 (DSP/FPGA)
TL6657F-EasyEVM-A2-1000/100 T-8/8GD-I-A3	TMS320C6657/ XC7A100T	1GHz/核	128MByte	1GByte/ 1GByte
TL6655F-EasyEVM-A2-1000/100 T-4/4GD-I-A3	TMS320C6655/ XC7A100T	1GHz	128MByte	512MByte/ 512MByte

备注：标配为 TL6657F-EasyEVM-A2-1000/100T-8/8GD-I-A3，其他型号请与相关销售人员联系。

型号参数解释

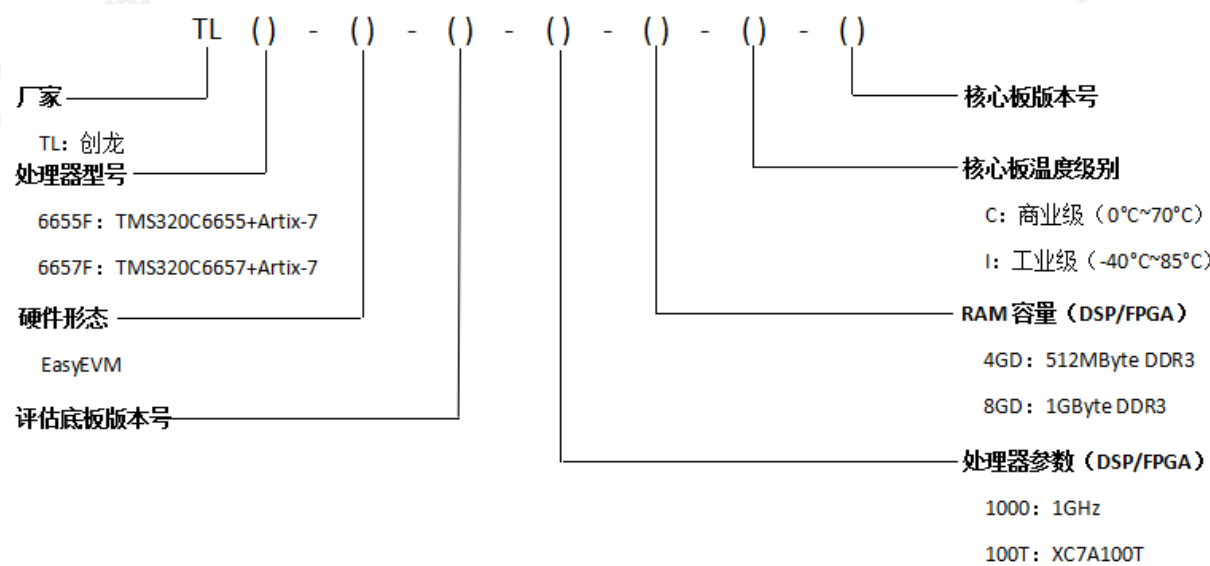


图 11

8 评估板套件清单

表 8

名称	数量	备注
TL665xF-EasyEVM 评估板	1 个	/
12V6A 电源适配器	1 个	赠品

因我们的存在，让嵌入式应用更简单

资料光盘/U 盘	1 套	赠品
Micro USB 线	2 根	赠品
直连网线	1 根	赠品
HDMI 线	2 根	赠品
SFP多模双纤光模块	2 块	赠品
双芯光纤线缆	2 根	赠品
散热器	1 个	赠品
风扇	1 个	赠品

9 技术服务

- （1） 协助底板设计和测试，减少硬件设计失误；
- （2） 协助解决按照用户手册操作出现的异常问题；
- （3） 协助产品故障判定；
- （4） 协助正确编译与运行所提供的源代码；
- （5） 协助进行产品二次开发；
- （6） 提供长期的售后服务。

10 增值服务

- 主板定制设计
- 核心板定制设计
- 嵌入式软件开发
- 项目合作开发
- 技术培训

因我们的存在，让嵌入式应用更简单

更多帮助

销售邮箱: sales@tronlong.com

技术邮箱: support@tronlong.com

创龙总机: 020-8998-6280

技术热线: 020-3893-9734

创龙官网: www.tronlong.com

技术论坛: www.51ele.net

官方商城: <https://tronlong.tmall.com>

TMS320C665x 交流群: 79635273、332643352

TI 中文论坛: www.deyisupport.com

TI 英文论坛: <http://e2e.ti.com>

TI 官网: www.ti.com

TI WIKI: <http://processors.wiki.ti.com>

Artix-7 交流群: 311416997、101245165

Xilinx 官网: www.xilinx.com

Xilinx 论坛: <https://forums.xilinx.com>

Xilinx WIKI: www.wiki.xilinx.com

因我们的存在，让嵌入式应用更简单